

TRƯỜNG ĐẠI HỌC VĂN LANG
KHOA KT CƠ-ĐIỆN VÀ MÁY TÍNH

ĐỀ THI/ĐỀ BÀI, RUBRIC VÀ THANG ĐIỂM
THI KẾT THÚC HỌC PHẦN
Học kỳ 3, năm học 2024-2025

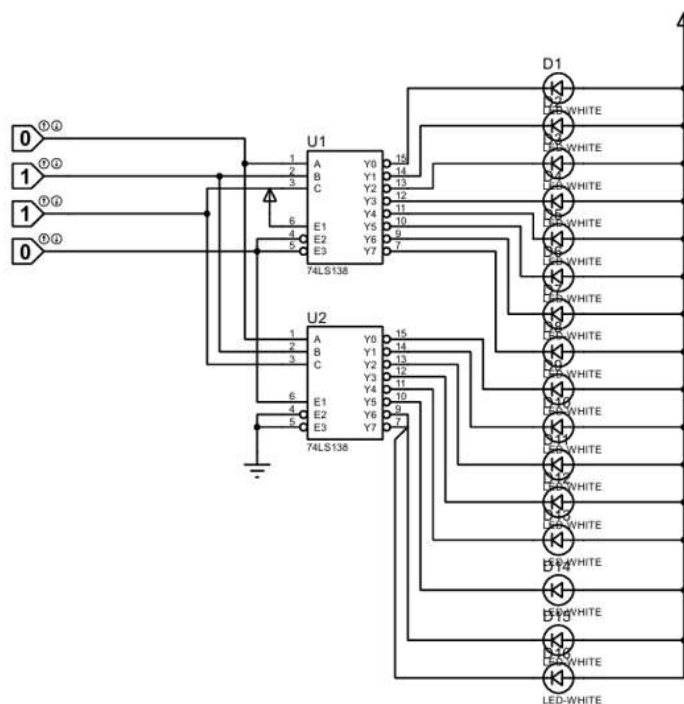
I. Thông tin chung

Tên học phần:	Thí nghiệm mạch điện tử - số		
Mã học phần:	71ELEC30151	Số tin chỉ:	1
Mã nhóm lớp học phần:	71K29CDT01		
Hình thức thi: Tiểu luận	Thời gian làm bài:	7	Phút/ ngày
☒ Cá nhân		☐ Nhóm	

III. Nội dung đề bài

1. Đề bài:

1. Tìm hiểu các hệ thống số và cổng logic
2. Tìm hiểu về kỹ thuật hàn mạch và các tiêu chuẩn cần thiết
3. Trình bày các thông số và vẽ sơ đồ các IC số dựa theo bảng datasheet của IC sau đây: IC 555, IC74LS32, IC74LS08.
4. Vẽ sơ đồ mạch dùng phần mềm proteous:



Yêu cầu SV làm file word theo yêu cầu

2. Hướng dẫn thể thức trình bày đề bài:

- Font: Times New Roman
- Size: 13
- Trình bày đầy đủ các nội dung: bìa, mục lục, trả lời câu hỏi, tài liệu tham khảo

3. Rubric và thang điểm

Tiêu chí	Trọng số (%)	Tốt Từ 8 – 10 đ	Khá Từ 6 – dưới 8 đ	Trung bình Từ 5 – dưới 6 đ	Yếu dưới 5 đ
Bố cục nội dung và định dạng hợp lý	20	Cân đối, hợp lý	Khá cân đối, hợp lý	Tương đối cân đối, hợp lý	Không cân đối, thiếu hợp lý
Đủ các nội dung thành phần	40	Đầy đủ các nội dung	Nội dung đạt đến 75%	Nội dung đạt đến 50%	Nội dung chưa đạt đến 50%
Lập luận từng nội dung	20	Hoàn toàn chặt chẽ, Logic	Khá chặt chẽ, Logic; còn sai sót nhỏ	Tương đối chặt chẽ, Logic; có sai sót quan trọng	Không chặt chẽ, Logic
Kết luận	20	Phù hợp	Khá phù hợp	Tương đối phù hợp	Không phù hợp/Thiếu sót

Ngày biên soạn:

Giảng viên biên soạn đề thi: Lê Nguyễn Hòa Bình

Ngày kiểm duyệt:

Người duyệt đề

TP. Hồ Chí Minh, ngày tháng năm 2025

Giảng viên ra đề