

TRƯỜNG ĐẠI HỌC VĂN LANG
KHOA KT CƠ-ĐIỆN VÀ MÁY TÍNH

ĐỀ THI/ĐỀ BÀI, RUBRIC VÀ THANG ĐIỂM
THI KẾT THÚC HỌC PHẦN
Học kỳ 3, năm học 2024 - 2025

I. Thông tin chung

Tên học phần:	Kỹ Thuật Điện Tử		
Mã học phần:	71ELEC30043_01	Số tín chỉ:	3
Mã nhóm lớp học phần:	71K27CNDD01		
Hình thức thi: Tiểu luận	Thời gian làm bài:	7	Phút/ ngày
☒ Cá nhân	☐ Nhóm		

III. Nội dung đề bài

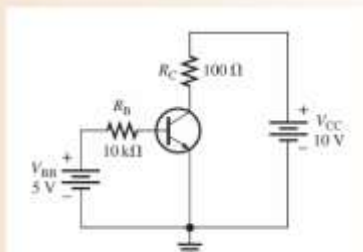
1. Đề bài:

1. Tìm hiểu các linh kiện điện tử thông dụng: điện trở, cuộn dây, tụ điện, diode, Transistor lưỡng cực, Transistor trường, Opamp, và các mạch chỉnh lưu bán kỳ, toàn kỳ.

2. Vẽ và tính toán thông số mạch phân cực:

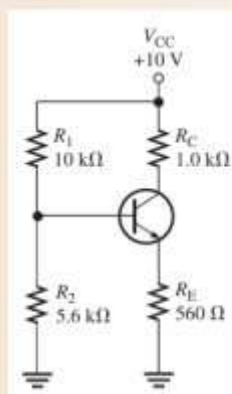
Determine I_B , I_C , I_E , V_{BE} , V_{CE} , and V_{CB} in the circuit of Figure 4-9. The transistor has a $\beta_{DC} = 150$.

FIGURE 4-9



Determine V_{CE} and I_C in the stiff voltage-divider biased transistor circuit of Figure 5-10 if $\beta_{DC} = 100$.

FIGURE 5-10



2. Hướng dẫn thể thức trình bày đề bài:

- Font: Times New Roman
- Size: 13
- Trình bày đầy đủ các nội dung: bìa, mục lục, trả lời câu hỏi, tài liệu tham khảo

3. Rubric và thang điểm

Tiêu chí	Trọng số (%)	Tốt Từ 8 – 10 đ	Khá Từ 6 – dưới 8 đ	Trung bình Từ 5 – dưới 6 đ	Yếu dưới 5 đ
Bố cục nội dung và định dạng hợp lý	20	Cân đối, hợp lý	Khá cân đối, hợp lý	Tương đối cân đối, hợp lý	Không cân đối, thiếu hợp lý
Đủ các nội dung thành phần	10	Đầy đủ các nội dung	Nội dung đạt đến 75%	Nội dung đạt đến 50%	Nội dung chưa đạt đến 50%
Chạy phần mềm hoàn chỉnh	30	Chạy đầy đủ theo yêu cầu	Chạy chương trình Tia Portal đạt đến 75%	Chạy chương trình Tia Portal chưa hoàn chỉnh	Chưa chạy được
Lập luận từng nội dung	20	Hoàn toàn chặt chẽ, Logic	Khá chặt chẽ, Logic; còn sai sót nhỏ	Tương đối chặt chẽ, Logic; có sai sót quan trọng	Không chặt chẽ, Logic
Kết luận	20	Phù hợp	Khá phù hợp	Tương đối phù hợp	Không phù hợp/Thiếu sót

Ngày biên soạn:

Giảng viên biên soạn đề thi: Lê Nguyễn Hòa Bình

Ngày kiểm duyệt:

TP. Hồ Chí Minh, ngày tháng năm 2025

Người duyệt đề

Giảng viên ra đề