

Mã học phần: 231_DNL0140_01 Tên học phần: **Thí nghiệm kỹ thuật điện tử**

Mã nhóm lớp HP: K26NL01

Hình thức thi: **Tiểu luận và không báo cáo****Cách thức nộp bài (Giảng viên ghi rõ):****Gợi ý:**

- Upload file bài làm (word, pdf...)

Format nội dung:

- Font: Times New Roman

- Size: 13

ĐỀ BÀI:

1. Tìm hiểu lịch sử, cấu trúc của chương trình của ngôn ngữ VHDL dùng trong kỹ thuật số. Vận dụng ngôn ngữ lập trình VHDL của các mạch số cơ bản viết công AND, cổng OR, NAND, NOR 3 ngõ vào.
2. Tìm hiểu các linh kiện điện tử transistor lưỡng cực, transistor trường (FET, MOSTFET) và Op-amp. (hình dạng, cấu tạo và nguyên lý làm việc)
3. Tìm hiểu về cấu trúc máy tính và hệ điều hành.

Hạn chót nộp: 10/12/2023 (bài báo cáo từ 20 đến 30 trang). gửi bài cho thầy qua E-mail (binh.lnh@vlu.edu.vn) hay Zalo.

HƯỚNG DẪN SINH VIÊN TRÌNH BÀY: Sinh viên gửi báo cáo **file word hay PDF**, trình bày rõ ràng, hình ảnh cụ thể, ghi đầy đủ tài liệu tham khảo và không được copy nhau. Và **file ppt báo cáo**.

TIÊU CHÍ CHẤM ĐIỂM:

Tiêu chí	Trọng số (%)	Tốt Từ 8 – 10 đ	Khá Từ 6 – dưới 8 đ	Trung bình Từ 4 – dưới 6 đ	Yếu dưới 4 đ
Bố cục nội dung và định dạng hợp lý	20	Cân đối, hợp lý	Khá cân đối, hợp lý	Tương đối cân đối, hợp lý	Không cân đối, thiếu hợp lý
Đủ các nội dung thành phần	40	Đầy đủ các nội dung	Nội dung đạt đến 75%	Nội dung đạt đến 50%	Nội dung chưa đạt đến 50%
Lập luận từng nội dung	20	Hoàn toàn chặt chẽ, Logic	Khá chặt chẽ, Logic; còn sai sót nhỏ	Tương đối chặt chẽ, Logic; có sai	Không chặt chẽ, Logic

				sốt quan trọng	
Kết luận	20	Phù hợp	Khá phù hợp	Tương đối phù hợp	Không phù hợp/Thiếu sót

Ngày biên soạn:

Giảng viên biên soạn đề thi: Lê Nguyễn Hòa Bình

Ngày kiểm duyệt:

Trưởng (Phó) Khoa/Bộ môn kiểm duyệt đề thi:

Sau khi kiểm duyệt đề thi, **Trưởng (Phó) Khoa/Bộ môn** gửi về Trung tâm Khảo thí qua email: khaothivanlang@gmail.com bao gồm file word và file pdf.