|  |  |
| --- | --- |
| TRƯỜNG ĐẠI HỌC VĂN LANG | ĐỀ THI KẾT THÚC HỌC PHẦN |
| KHOA CƠ ĐIỆN VÀ MÁY TÍNH | Học kỳ: III | Năm học: | 213 - 2022 |
| Mã học phần: 71ELEC31013\_01 Tên học phần: KTDT  |
| Mã nhóm lớp HP: | 213\_71ELEC31013\_01 |
|  |  |
| Hình thức thi: | Tiểu luận và báo cáo |
| Cách thức nộp bài (Giảng viên ghi rõ): *Gợi ý:*- Upload file bài làm (word, excel, pdf…); |
|  |

**Format nội dung:**

- Font: Times New Roman

- Size: 13

**ĐỀ BÀI:**

1. Trình bày tìm hiểu về các phương pháp phân tích mạch: phương pháp điện thế nút, phương pháp dòng điện vòng, phương pháp thevenin Norton, phương pháp xếp chồng (trình bài phương pháp và cho ví dụ)
2. Tìm hiểu về điện trở, cuộn dây, tụ điện và transistor lưỡng cực
3. Dịch datasheet của transistor C1815.

**Hạn chót nộp: 22/8 (bài báo cáo từ 20 đến 30 trang). upload lên trang học trực tuyến.**

**HƯỚNG DẪN SINH VIÊN TRÌNH BÀY:** Sinh viên gửi báo cáo **file word hay PDF**, trình bày rõ ràng, hình ảnh cụ thể, ghi đầy đủ tài liệu tham khảo và không được copy nhau.

Và **file ppt báo cáo**.

**TIÊU CHÍ CHẤM ĐIỂM:**

* SV làm đầy đủ, hình ảnh cụ thể và rõ ràng, trình bày đẹp, không copy: 10 điểm
* SV làm đầy đủ, hình ảnh cụ thể và rõ ràng, không copy: 8 điểm
* SV làm đầy đủ, hình ảnh cụ thể không copy: 6 điểm
* SV làm không đầy đủ, không copy: 4 điểm
* SV làm không đầy đủ, thiếu thông tin: điểm

*Ngày biên soạn:10/7/2022*

**Giảng viên biên soạn đề thi:** Lê Nguyễn Hòa Bình

*Ngày kiểm duyệt: 14/7/2022*

**Phó Trưởng Khoa:** TS. Phan Xuân Lễ

Sau khi kiểm duyệt đề thi, **Trưởng (Phó) Khoa/Bộ môn** gửi về Trung tâm Khảo thí qua email:khaothivanlang@gmail.combao gồmfile word và file pdf.